

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2000-035774

(43)Date of publication of application : 02.02.2000

(51)Int.Cl.

G09G 3/28
G09G 3/20

(21)Application number : 10-202481

(71)Applicant : FUJITSU LTD

(22)Date of filing : 17.07.1998

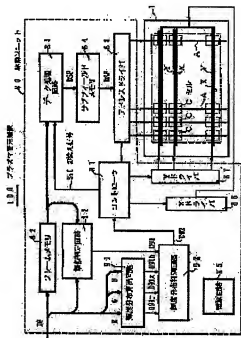
(72)Inventor : YONEDA YASUSHI

(54) DISPLAY DEVICE

(57)Abstract:

PROBLEM TO BE SOLVED: To obtain a good contrast display regardless of the brightness and the darkness of a frame.

SOLUTION: A plasma display device 100 is provided with a distribution computing means 91, by which a set of subfields equivalent to one frame is divided into subfield groups, a gradation display is conducted by assigning the addressing preparation interval to make the electrostatic condition of the entire screen at the beginning of the subfield groups and the luminance distribution of plural frames including a target frame is computed, a luminance discriminating means 92, which discriminates the computed luminance distribution in accordance with a setting condition, and a control means 81 which selects one frame among plural frames having different number of subfield groups based on the result of the discrimination of the luminance distribution and applies the frame to the gradation display of the target frame.



(51) Int.Cl. ⁷	識別記号	F I	テームド [*] (参考)
G 0 9 G 3/28		G 0 9 G 3/28	K 5 C 0 8 0
3/20	6 1 2	3/20	6 1 2 U
	6 4 1		6 4 1 E

審査請求 未請求 請求項の数15 O L (全 13 頁)

(21) 出願番号 特願平10-202481
(22) 出願日 平成10年7月17日(1998.7.17)

(71) 出願人 00005223
富士通株式会社
神奈川県川崎市中原区小田中4丁目1番
1号
(72) 発明者 米田 靖司
神奈川県川崎市中原区小田中4丁目1番
1号 富士通株式会社内
(74) 代理人 100086933
弁理士 久保 幸雄
Fターム(参考) 5C080 AA05 BB05 CC03 DD03 DD30
EE29 FF12 GG02 GG08 GG12
HH02 HH04 JJ02 JJ04 JJ05
JJ06 KK02 KK43

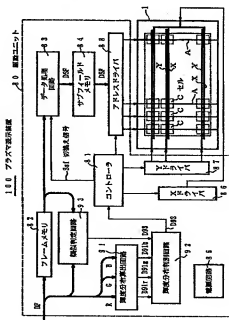
(54) 【発明の名称】 表示装置

(57) 【要約】

【課題】 フレームの明暗に係わらずコントラストの良好な表示を実現することを目的とする。

【解決手段】 1 フレーム分のサブフィールドの組を1以上のサブフィールド群に区分し、サブフィールド群の最初に画面全体の帯電状態を均等化するアドレッシング準備期間を割り当てて階調表示を行う表示装置100において、注目フレームを含む1以上のフレームの輝度分布を算出する分布演算手段91と、算出された輝度分布を設定条件に照らして判別する輝度判別手段92と、輝度分布の判別の結果に応じて、サブフィールド群の数が異なる複数のフレーム構成のうちの1つを選択して前記注目フレームの階調表示に適用する制御手段81とを設ける。

本発明に係るプラズマ表示装置の構成図



【特許請求の範囲】

【請求項 1】1 フレームを輝度の重みづけをした 3 以上のサブフィールドで構成し、各セルの点灯の要否を設定するアドレッシング期間と点灯状態を維持する点灯維持期間とをサブフィールド毎に割り当て、且つ 1 フレーム分の前記サブフィールドの組を 1 以上のサブフィールド群に区分し、サブフィールド群の最初に画面全体の帯電状態を均等化するアドレッシング準備期間を割り当てて階調表示を行う表示装置であって、

注目フレームを含む 1 以上のフレームの輝度分布を算出する分布演算手段と、

算出された輝度分布を設定条件に照らして判別する輝度判別手段と、

輝度分布の判別の結果に応じて、サブフィールド群の数が異なる複数のフレーム構成のうちの 1 つを選択して前記注目フレームの階調表示に適用する制御手段と、を備えたことを特徴とする表示装置。

【請求項 2】前記輝度判別手段は、算出された輝度分布をその特徴量と設定閾値との比較によって判別する請求項 1 記載の表示装置。

【請求項 3】前記輝度判別手段は、算出された輝度分布を設定範囲内の値の画素の数と設定閾値との比較によって判別する請求項 1 記載の表示装置。

【請求項 4】前記輝度判別手段は、算出された輝度分布を設定範囲内の値の画素の全面素数に対する割合と設定閾値との比較によって判別する請求項 1 記載の表示装置。

【請求項 5】前記分布演算手段は、1 フレーム単位で輝度分布を算出する請求項 1乃至請求項 4 のいずれかに記載の表示装置。

【請求項 6】前記分布演算手段は、複数フレーム単位で輝度分布を算出する請求項 1乃至請求項 4 のいずれかに記載の表示装置。

【請求項 7】入力信号がインタレース信号である場合において、前記分布演算手段で算出される 1 以上のフレームの輝度分布は、各フレームを構成する偶数又は奇数フィールドのいずれか一方の輝度分布から算出される請求項 1 記載の表示装置。

【請求項 8】1 フレームを輝度の重みづけをした 3 以上のサブフィールドで構成し、各セルの点灯の要否を設定するアドレッシング期間と点灯状態を維持する点灯維持期間とをサブフィールド毎に割り当て、且つ 1 フレーム分の前記サブフィールドの組を 1 以上のサブフィールド群に区分し、サブフィールド群の最初に画面全体の帯電状態を均等化するアドレッシング準備期間を割り当てて階調表示を行う表示装置であって、

時系列に並ぶフレームのうちの注目フレームとそれに隣接した少なくとも一方のフレームとが類似するか否かを判定する類似判定手段と、

前記注目フレームの輝度分布、及び当該注目フレームを

含む連続した複数のフレームの輝度分布を算出する分布演算手段と、

算出された輝度分布を設定条件に照らして判別する輝度判別手段と、

前記注目フレームとそれに隣接した前記フレームとが類似しないときには、当該注目フレームの輝度分布の判別の結果に応じて、サブフィールド群の数が異なる複数のフレーム構成のうちの 1 つを選択して前記注目フレームの階調表示に適用し、当該注目フレームとそれに隣接した前記フレームとが類似するときには、連続した複数のフレームの輝度分布の判別の結果に応じて、複数の前記フレーム構成のうちの 1 つを選択して当該注目フレームの階調表示に適用する制御手段と、を備えたことを特徴とする表示装置。

【請求項 9】前記輝度判別手段は、前記注目フレームの輝度分布及び前記連続した複数のフレームの輝度分布の少なくとも一方を、その特徴量と設定閾値との比較によって判別する請求項 7 記載の表示装置。

【請求項 10】前記輝度判別手段は、前記注目フレームの輝度分布及び前記連続した複数のフレームの輝度分布の少なくとも一方を、設定範囲内の値の画素の数と設定閾値との比較によって判別する請求項 7 記載の表示装置。

【請求項 11】前記輝度判別手段は、前記注目フレームの輝度分布及び前記連続した複数のフレームの輝度分布の少なくとも一方を、設定範囲内の値の画素の全面素数に対する割合と設定閾値との比較によって判別する請求項 7 記載の表示装置。

【請求項 12】フレームは表示色の異なる 3 個のプレーンからなるカラー画像であり、前記分布演算手段は、プレーン毎に輝度分布を算出し、前記制御手段は、輝度分布範囲の最も広いプレーンの輝度分布の判別の結果に応じて、前記フレーム構成の選択を行う請求項 1乃至請求項 10 のいずれかに記載の表示装置。

【請求項 13】前記特徴量は、画素を輝度の昇順に並べたときの設定番目の画素の輝度である請求項 2又は請求項 8 記載の表示装置。

【請求項 14】前記設定閾値は、前記各フレーム構成で再現可能な輝度の最大値又はそれに近い値である請求項 2乃至請求項 4 のいずれか又は請求項 8乃至請求項 10 のいずれかに記載の表示装置。

【請求項 15】入力信号がインタレース信号である場合において、前記注目フレームの輝度分布、及び当該注目フレームを含む複数のフレームの輝度分布は、各フレームを構成する偶数又は奇数フィールドのいずれか一方の輝度分布から算出される請求項 8 記載の表示装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、フレーム内変調に

3

よって中間調を再現する表示装置に関し、AC型のPDP (Plasma Display Panel: プラズマディスプレイパネル) による表示に好適である。

【0002】PDPは、基板対を支持体とする薄型の自己発光表示デバイスであり、カラー画面の実用化を機にテレビジョン映像やコンピュータのモニターなどの用途で広く用いられるようになってきた。PDPの課題の1つに背景輝度の低減がある。

【0003】

【従来の技術】AC型PDPは、壁電荷を利用して点灯状態を維持するいわゆるメモリ機能を持たせるために主電極を誘電体で被覆した構造をとる。表示に際しては、点灯(発光)すべきセルのみが帯電した状態を形成するライン順次のアドレッシングを行い、その後全てのセルに対して一斉に交番極性の点灯維持電圧 V_s を印加する。点灯維持電圧 V_s は(1)式を満たす。

【0004】 $V_f - V_{wall} < V_s < V_f \dots (1)$

V_f : 放電開始電圧

V_{wall} : 壁電圧

壁電荷の存在するセルでは、壁電圧 V_{wall} が点灯維持電圧 V_s に重畳するので、セルに加わる実効電圧(セル電圧ともいう) V_{eff} が放電開始電圧 V_f を越えて放電が生じる。点灯維持電圧 V_s の印加周期を恒くすれば、見かけの上で連続的な点灯状態が得られる。表示の輝度は単位時間あたりの放電回数に依存する。したがって、中間調は、セル毎に1フレームの放電回数を階調レベルに応じて適切に設定することによって再現される。カラー表示は階調表示の一種であって、表示色は3原色の輝度の組合せによって決まる。

【0005】PDPの階調表示方法としては、1フレームを輝度(すなわち放電回数)の重み付けをした複数のサブフィールドで構成し、サブフィールド単位の点灯の有無の組合せによって1フレームの総放電回数を設定するフレーム内変調法が広く知られている(特開平4-195188号)。一般には、各サブフィールドに対して重みが 2^n ($n=0, 1, 2, 3, \dots$) で表されるいわゆる“バイナリーの重み付け”を行う。例えばサブフィールド数が8であれば、階調レベルが「0」～「255」の256階調の表示が可能である。

【0006】バイナリーの重み付けは重みに冗長性がなく多階調化に適している。しかし、階調幅(階調の1段分の輝度差)を階調範囲の全域にわたって均等とするには、サブフィールド毎にアドレッシングを行わなければならない。また、サブフィールド毎にアドレッシングに先立って画面全体の帯電状態を均等化するリセット処理(アドレッシング準備処理)を行う必要がある。リセット処理を省略すると、壁電荷の残留するセル(前回点灯セル)と他のセル(前回非点灯セル)とで放電条件が異なることになり、確実にアドレッシングを行うことが困難になる。リセット処理及びアドレッシングは放電を伴

4

うので、コントラスト及び消費電力の観点からすればこれらの回数がより少ないのが望ましい。特に表示画面数の多いHDTVなどの用途のPDPではアドレッシング用の回路部品の負担が大いであり、発熱対策の上からもアドレッシング回数の低減が切望される。

【0007】そこで、従来において、所定数のサブフィールドを複数個のサブフィールド群に区分し、各サブフィールド群に属するサブフィールドの重みを等しくし、サブフィールド群毎に1回ずつリセット処理を行う駆動方法が提案されている(特許第2639311号)。この駆動方法によれば、リセット処理の回数及びアドレッシングの回数とともにサブフィールド数からサブフィールド群数に減少するので、コントラスト及び消費電力の改善を図ることができる。

【0008】

【発明が解決しようとする課題】しかし、従来の表示装置では、サブフィールド群の数が一定であった。このため、全体的に暗いフレームを表示するときに、画面の大半を占める背景部分がリセット処理及びアドレッシングのための放電によってうすらと浮き上がって見えてしまうという問題があった。比較的明るいフレームの場合には背景部分が多少明るくてもそれよりも明るい部分が多くあるのが目立たない。

【0009】本発明は、フレームの明暗に係らずコントラストの良好な表示を実現することを目的としている。

【0010】

【課題を解決するための手段】本発明においては、輝度を表す画素値のヒストグラム(輝度分布)を算出してフレームを判別し、判別の結果に応じて階調表示に係わるフレーム構成を切り換える。例えば、低輝度の画面に偏った分布であれば、サブフィールド群数の少ないフレーム構成を適用し、階調数よりも背景輝度の低減を優先させる。最低輝度から最大輝度まで並ぶ分布であれば、サブフィールド群数の最も多いフレーム構成を適用して階調再現性を高める。

【0011】請求項1の発明の装置は、1フレームを輝度の重みづけをした3以上のサブフィールドで構成し、各セルの点灯の要否を設定するアドレッシング期間と点灯状態を維持する点灯維持期間とをサブフィールド毎に割り当て、且つ1フレーム分の前記サブフィールドの組を1以上のサブフィールド群に区分し、サブフィールド群の最初に画面全体の帯電状態を均等化するアドレッシング準備期間を割り当てて階調表示を行う表示装置であって、注目フレームを含む1以上のフレームの輝度分布を算出する分布演算手段と、算出された輝度分布を設定条件に照らして判別する輝度判別手段と、輝度分布の判別の結果に応じて、サブフィールド群の数が異なる複数のフレーム構成のうちの1つを選択して前記注目フレームの階調表示に適用する制御手段と、を備えている。

【0020】請求項12の発明の表示装置において、フ

【0026】フレームデータDFは、フレームメモリ82に一旦格納された後、データ処理回路83へ送られる。データ処理回路83は、点灯させるサブフィールドの組合せを設定するデータ変換手段であり、フレームデータDFの示す階調レベルに応じたサブフィールドデータDSFを出力する。サブフィールドデータDSFはサ

7

ブフィールドメモリ 84 に格納される。サブフィールドデータ D S F の各ビットの値は、サブフィールドにおけるセルの点灯の要否、厳密にはアドレス放電の要否を示す情報である。

【0027】X ドライバ回路 86 は主電極 X に駆動電圧を印加し、Y ドライバ回路 87 は主電極 Y に駆動電圧を印加する。アドレスドライバ 88 は、サブフィールドデータ D S F に応じてアドレス電極 A に駆動電圧を印加する。これらドライバ回路には電源回路 85 から所定の電力が供給される。

【0028】また、フレームデータ D F は、フレームメモリ 82 への格納と並行して、輝度分布算出回路 91 及び類似判定回路 93 に入力される。輝度分布算出回路 91 は、R、G、B の各プレーン毎に各輝度レベルの画素を数えるヒストグラムであり、各プレーンの輝度分布データ（輝度ヒストグラム）D91r、D91g、D91b を輝度分布判別回路 92 へ出力する。輝度分布は、注目する単一のフレームのみについて算出されたとともに、注目フレームを含む複数個分（例えば 5 個分）のフレームについても算出される。類似判定回路 93 は、j（任意の整数）番目のフレーム（注目フレーム）がその 1 つ前の（j-1）番目のフレームと類似するかどうかを判定する。判定の結果を示す判定データ D93 は輝度分布判別回路 92 に入力される。輝度分布判別回路 92 は後述の要領でフレーム毎に輝度分布を判別し、その結果を示す判別データ D92 をコントローラ 81 へ出力する。コントローラ 81 は、データ処理回路 83 に対して、予め記憶している複数種（本例では 3 種）のフレーム構成の中から判別データ D92 の値に応じた 1 つのフレーム構成の適用を指示する切換え信号 S s f を与える。切換え信号 S s f に従ってフレームデータ D F からサブフィールドデータ D S F への変換が行われる。

【0029】図 2 は本発明に係る PDP 1 の内部構造を示す分解斜視図である。PDP 1 は一対の基板構体 10、20 からなる。PDP 1 において、主電極 X、Y は前面側の基板構体 10 の基材であるガラス基板 11 の内面に、行毎に一対ずつ配列されている。行は水平方向のセル列である。主電極 X、Y は、それぞれが透明導電膜 41 と金属膜（バス導体）42 とからなり、厚さ 30 μm 程度の誘電体層 17 で被覆されている。誘電体層 17 の表面にはマグネシア（MgO）からなる厚さ数千オングストロームの保護膜 18 が設けられている。アドレス電極 A は、背面側の基板構体 20 の基材であるガラス基板 21 の内面に配列されており、誘電体層 24 によって被覆されている。誘電体層 24 の上には、高さ 150 μm の平面視直線帯状の隔壁 29 が各アドレス電極 A の間に 1 つずつ設けられている。これらの隔壁 29 によって放電空間 30 が行方向にサブピクセル（単位発光領域）毎に区画され、且つ放電空間 30 の間隙寸法が規定されている。そして、アドレス電極 A の上方及び隔壁 29 の

8

側面を含めて背面側の内面を被覆するように、カラー表示のための R、G、B の 3 色の蛍光体層 28 R、28 G、28 B が設けられている。放電空間 30 には主成分のネオンにキセノンを混合した放電ガスが充填されており、蛍光体層 28 R、28 G、28 B は放電時にキセノンが放つ紫外線によって局部的に励起されて発光する。表示の 1 ピクセル（画素）は行方向に並ぶ 3 個のサブピクセルで構成される。各サブピクセル内の構成体がセル（表示素子）C である。隔壁 29 の配置パターンがストライプパターンであることから、放電空間 30 のうちの各列に対応した部分は全ての行に跨がって列方向に連続している。

【0030】以下、プラズマ表示装置 1 における PDP 1 の駆動方法を説明する。図 3 は第 1 のフレーム構成を示す図である。2 値の点灯制御によって階調再現を行うために入力画像である時系列の各フレーム F を 16 個のサブフィールド S F 1、S F 2、S F 3、S F 4、S F 5、S F 6、S F 7、S F 8、S F 9、S F 10、S F 11、S F 12、S F 13、S F 14、S F 15、S F 16 に分割する。言い換えれば、フレーム F を 16 個のサブフィールド S F 1 ~ S F 16 の集合に置き換えて表示する。各サブフィールド S F 1 ~ S F 16 には、アドレスリフレッシュ期間 T A とサステイン期間（表示期間）T S とを割り当てる。そして、アドレスリフレッシュの回数を低減するためにサブフィールド S F 1 ~ S F 16 を複数（例示では 3）のサブフィールド群 S F G 1、S F G 2、S F G 3 に区分する。表示順序の先頭から第 5 番目までの 5 個のサブフィールド S F 1 ~ S F 5 の集合を第 1 のサブフィールド群 S F G 1 とし、第 6 番目から第 10 番目までの 5 個のサブフィールド S F 6 ~ S F 10 の集合を第 2 のサブフィールド群 S F G 2 とし、残りの第 11 番目から第 16 番目までの 6 個のサブフィールド S F 11 ~ S F 16 の集合を第 3 のサブフィールド群 S F G 3 とする。各サブフィールド群 S F G 1 ~ S F G 3 には、アドレスリフレッシュ準備期間 T R を割り当てる。本実施形態においては、第 1 のサブフィールド群 S F G 1 に属する全てのサブフィールドの輝度の重みを最小の「1」とし、第 2 のサブフィールド群 S F G 2 に属する全てのサブフィールドの輝度の重みを「6」とし、第 3 のサブフィールド群 S F G 3 に属する全てのサブフィールドの輝度の重みを「36」とする。ここで、第 2 及び第 3 のサブフィールド群 S F G 2、S F G 3 における各サブフィールドの重みは最小の重み（「1」）の整数倍であり、且つそれより小さい重みの総和に 1 を加えた値である。すなわち、 $6 = 1 \times 5 + 1$ であり、 $36 = 1 \times 5 + 6 \times 5 + 1$ である。このような重み付けのフレーム構成によれば、サブフィールドの点灯の有無を組み合わせることで、階調レベル 0 ~ 「251」の階調幅の均等な 252 階調の表示を実現することができる。したがって、この第 1 フレーム構成を適用した場合の表示可能な色の

数は 252^2 である。

【0031】なお、各サブフィールド群SFG1〜SFG3において、必ずしも全ての重みを同一にする必要はなく、適宜に選定することができる。例えば、第3のサブフィールド群SFG3の1個のサブフィールドSF13の重みを「35」とし、重み「36」の輝度を得る場合に、重み「35」のサブフィールドSF13と重み「1」の1個のサブフィールドSF1とを点灯させるようにしてもよい。また、重みの順に表示する必要もない。例えば、重みの大きいサブフィールドをフレーム期間の中間に配置するといった最適化を行うことができる。動画像表示における偽輪郭を防止する上では、点灯又は非点灯の極端な連続を避けるのが望ましい。ただし、各サブフィールド群SFG1〜SFG3に属するサブフィールドは連続的に表示され、ある群のサブフィールドどうしの間に他の群のサブフィールドが挿入されることはない。

【0032】アドレッシング準備期間TRは各サブフィールド群SFG1〜SFG3の最前に設けられており、消去アドレス駆動の場合は、このアドレッシング準備期間TRにおいて、後述の駆動シーケンスによって全てのセルに点灯維持に必要な壁電荷を帯電させる電荷形成処理が行われる。したがって、電荷形成処理を行った状態のまま点灯維持電圧を印加すると、全てのセルが点灯する。各サブフィールドのアドレッシング期間TAでは、点灯不要のセルのみについて壁電荷を消去する消去アドレッシングが行われる。壁電荷の消去されたセルは、再び電荷形成処理が行われるまで、点灯維持電圧を印加しても点灯しない。サステイン期間TSでは全てのセルに対して同時に交番極性の点灯維持電圧が印加され、壁電荷の残存するセルの点灯状態が維持される。各サブフィールド群SFG1〜SFG3において、 n (5又は6) 個のサブフィールドのうちの m ($0 \leq m < n$) 個のサブフィールドを点灯させる階調レベルのセルについては、 $(m+1)$ 番目のアドレッシング期間TAで壁電荷が消去される。 n 個のサブフィールドを点灯させる階調レベルのセルについては壁電荷の消去は行われない。

【0033】例えば階調レベル「3」を再現するには、重みが1である3個のサブフィールドSF1〜SF3のサステイン期間TSにおいてセルを点灯させればよい。この場合、第1のサブフィールド群SFG1のアドレッシング準備期間TRにおいて画面全体に電荷が形成され、第4番目のサブフィールドSF4のアドレッシング期間TAにおいて該当セルに対して電荷消去が行われる。また、階調レベル「2」を再現する場合には、第3番目のサブフィールドSF3のアドレッシング期間TAにおいて電荷消去が行われ、第3〜第5番目のサブフィールドSF3〜SF5のサステイン期間TSにおいて該当セルは非点灯である。

【0034】このように各サブフィールド群SFG1〜

SFG3毎に再現すべき階調レベルに応じて電荷消去を行う時期を変更することにより、画面全体の電荷形成処理の回数をサブフィールド群数に減らすことができ、アドレッシング回数をサブフィールド群数以下に減らすことができる。消去形式のアドレッシングであるので、再現すべき階調レベルが最大の「251」のときにはアドレッシングは不要である。

【0035】図4は第2のフレーム構成を示す図である。上述のフレーム構成と同様に時系列の各フレームFを16個のサブフィールドSF1〜SF16に分割し、各サブフィールドSF1〜SF16にはアドレッシング期間TAとサステイン期間TSとを割り当てる。第2のフレーム構成においては、サブフィールドSF1〜SF16を2個のサブフィールド群SFG1b、SFG2bに区分する。表示順序の先頭から第8番目までの8個のサブフィールドSF1〜SF8の集合を第1のサブフィールド群SFG1bとし、第9番目から第16番目までの8個のサブフィールドSF9〜SF16の集合を第2のサブフィールド群SFG2bとする。各サブフィールド群SFG1b、SFG2bには、アドレッシング準備期間TRを割り当てる。第1のサブフィールド群SFG1bに属する全てのサブフィールドの輝度の重みを最小の「1」とし、第2のサブフィールド群SFG2bに属する全てのサブフィールドの輝度の重みを「9」とする。このような重み付けによれば、階調レベル「0」〜「80」の階調幅の均等な81階調の表示を実現することができる。

【0036】この第2のフレーム構成を適用した場合の表示可能な色数は 81^3 であるが、サブフィールド群数が2であるので、背景輝度を第1のフレーム構成による表示の67%程度に低減することができる。

【0037】図5は第3のフレーム構成を示す図である。上述の第1及び第2のフレーム構成と同様に時系列の各フレームFを16個のサブフィールドSF1〜SF16に分割し、各サブフィールドSF1〜SF16にはアドレッシング期間TAとサステイン期間TSとを割り当てる。第3のフレーム構成においては、全てのサブフィールドSF1〜SF16を1個のサブフィールド群SFG1cにまとめ、サブフィールド群SFG1cには、アドレッシング準備期間TRを割り当てる。全てのサブフィールドSF1〜SF16の輝度の重みを最小の「1」とする。このような重み付けによれば、階調レベル「0」〜「16」の階調幅の均等な17階調の表示を実現することができる。

【0038】この第3のフレーム構成を適用した場合の表示可能な色数は 17^3 であるが、サブフィールド群数が1であるので、背景輝度を第1のフレーム構成による表示の33%程度に低減することができる。

【0039】図6は駆動シーケンスの一例を示す電圧波形図である。ここでは代表として第1のフレーム構成を

11

図示してあるが、各期間TR、TA、TSの駆動波形は第2及び第3のフレーム構成においても同様である。ただし、サステイン期間TSのバース数は輝度の重みにほぼ比例する。

【0040】アドレッシング準備期間TRにおいては、主電極Xに正極性の電圧パルスPrを印加する第1過程と、主電極Xに正極性の電圧パルスPrxを印加し且つ主電極Yに負極性の電圧パルスPrxを印加する第2過程とによって、前回点灯セル及び前回非点灯セルに所定の極性の壁電荷が形成される。なお、第1過程では、アドレス電極Aを正電位にバイアスし、アドレス電極Aと主電極Xとの間の不要の放電を防止する。第2過程に続いて、帯電の均一性を高めるため、主電極Yに正極性の電圧パルスPrsを印加して全てのセルで面放電を生じさせる。この面放電によって帯電極性は反転する。その後、帯電の消失を避けるため、主電極Yの電位を緩やかに低減させる。

【0041】アドレッシング準備期間TRに続くアドレッシング期間TAにおいては、先頭のラインから1ラインずつ順に各ラインを選択するために、選択すべき主電極Yに負極性のスキャンパルスPyを印加する。ラインの選択と同時に、非点灯とすべきセル（今回非点灯セル）に対応したアドレス電極Aに対して正極性のアドレスパルスPaを印加する。選択されたラインにおけるアドレスパルスPaの印加されたセルは、主電極Yとアドレス電極Aとの間で対向放電が起こって誘電体層17の壁電荷が消失する。アドレスパルスPaの印加時点では主電極Xの近傍には正極性の壁電荷が存在するので、その壁電圧でアドレスパルスPaが打ち消され、主電極Xとアドレス電極Aとの間では放電は起きない。このような消去形式のアドレッシングは、書込み形式と違って電荷の再形成が不要であるので、高速化に適している。

【0042】サステイン期間TSにおいては、不要の放電を防止するために全てのアドレス電極Aを正極性の電位にバイアスし、最初に全ての主電極Xに正極性のサステインパルスPsを印加する。その後、主電極Yと主電極Xとに対して交互にサステインパルスPsを印加する。本実施形態では、最終のサステインパルスPsは主電極Yに印加される。サステインパルスPsの印加によって、アドレッシング期間TAにおいて壁電荷の残されたセル（今回点灯セル）で面放電が生じる。

【0043】サステイン期間TSに続くアドレッシング期間TAにおいては、帯電分布を整える目的で、主電極Xに電圧パルスPrを印加するとともに主電極Yに電圧パルスPrsを印加する。そして、アドレッシング準備期間TRと同様に主電極Yの電位を緩やかに低減させ、その後第1番目のアドレッシング期間TAと同様にライン順次のアドレッシングを行う。

【0044】次に各フレームFの表示に適用するフレーム構成の選択の要領を説明する。図7は輝度分布の判別

12

方法を説明するための図である。図7の例では輝度分布の特徴量に基づいて輝度分布が第1〜第3のフレーム構成のいずれを適用すべき分布であるかを判別する。例えば、輝度ヒストグラムの90%点を特徴量とすると、最低輝度付近に偏った分布(a)では特徴量が第1の閾値(16)より小さい。この閾値は図5の第3のフレーム構成で表現可能な最大輝度である。このような分布(a)のフレームについては第3のフレーム構成を適用する。低輝度側に偏った分布(b)では特徴量が閾値(16)と閾値(80)との間の値である。分布(b)のフレームについては第2のフレーム構成を適用する。低輝度から高輝度まで広がる分布(c)では特徴量が閾値(80)より大きい。この分布(c)のフレームについては第1のフレーム構成を適用する。

【0045】特徴量は90%点に限らず、95%点又は100%点といった他の点を基準にフレーム構成を選んでもよい。また、閾値は16及び80に限らず、各フレーム構成で表現できる輝度の最大値に近い値であればよい。ただし、最大値より大きい値に設定した場合は輝度の高い側の階調が最大値に丸められるので最大値より小さめに設定するのが望ましい。これらの閾値に関する事項は以下の判別方法にも同様に当てはまる。輝度分布の算出の形態としては、1フレーム単位で算出してもよいし、複数フレーム単位で算出してもよい。後者の場合には、背景輝度の低減に加えて次の効果がある。すなわち、連続した複数のフレームに着目したとき、特徴量が閾値の付近で変動するような場合にフレーム毎にフレーム構成を切り換えることによる背景輝度のちらつきを避けることができる。

【0046】ところで、本実施形態においては、上述したとおり1つのフレームFについてR、G、Bの各色毎に輝度分布が算出される。フレーム構成の選択は各色についての輝度分布のうちの1つを基準に行われる。

【0047】図8は3色の輝度分布の一例を示す図である。フレーム構成の選択に際しては、R、G、Bの各色別に輝度分布の特徴量（例えば90%点）が、1未満、1以上8未満、又は8以上のどの範囲に入るかを判別する。そして、特徴量を含む範囲が最も高輝度側である色の輝度分布に着目して当該フレームFについてのフレーム構成の選択を行う。図8の例では90%点が80以上であるBの輝度分布に着目することになる。

【0048】図9及び図10は輝度分布の判別方法の他の例を説明するための図である。まず、あらかじめ設定されている閾値(16)、(80)のそれぞれについて、それ以下の輝度の画素の数の全面素数に対する割合を求める。図示の例では前者は20%、後者は97%である。次に、求めた割合と割合の設定閾値90%の大小関係を調べる。その大小関係から輝度分布の90%点と閾値(16)、(80)との関係がわかるので、その関係に応じて図7の例と同様にフレーム構成を選択す

る。図9の例では90%点が閾値(16)から閾値(80)までの範囲内にあるので、第2のフレーム構成を選択する。なお、閾値以下の輝度の画素数の全面積に対する割合を求めるのではなく、閾値以下の輝度の画素数自体を設定閾値と比較する方法を採用してもよい。図10の例では、ヒストグラムの90%点がR、Gでは閾値(16)から閾値(80)までの範囲内にあり、Bでは閾値(80)から所定値(25.1)までの範囲内にある。したがって、この場合は第1のフレーム構成が選択される。

【0049】図11及び図12は対象フレーム数の異なる輝度分布の一例を示す図である。プラズマ表示装置1においては、注目フレームが隣接するフレームと類似するか否かによって判別対象の輝度分布が切換えられる(これは輝度分布の算出の対象フレームを切り換えるのと同等である)。すなわち、類似の度合いが閾値より大きく、判定データD93が類似を示すとき(一連のフレームを連続的なシーンの映像と見做すとき)には、複数フレームについて算出された輝度分布に基づいてフレーム構成が選択される。一方、判定データD93が非類似を示すとき(シーンが大きく変化するとき)には、注目フレームのみについて算出された輝度分布に基づいてフレーム構成が選択される。このように類似判定の結果に応じてフレーム構成の選択形態を変更することにより、連続したシーンにおいて、画像の特徴量がフレーム構成選択の閾値の近辺で変化した場合の背景部分の輝度変化による画像の乱れを避けることができる。

【0050】以上の実施形態によれば、フレームの類似判定の結果をフレーム構成の切換えに反映させるので、より乱れない表示を実現することができる。ただし、類似判定回路93を省略し、輝度分布の判別の結果のみに応じて最適なフレーム構成を選択するようにしてもよい。また、必ずしも1フレーム毎にフレーム構成を選択する必要はなく、2フレーム以上の単位でフレーム構成の選択しても背景輝度の低減を図ることができる。上述の実施形態においては消去アドレッシングを例示したが、本発明は書込みアドレッシングを行う場合にも適用可能である。

【0051】本発明に係る表示の対象には、テレビジョン映像に代表されるインタレース形式の画像が含まれる。NTSC方式では図13のように1フレームFは奇数フィールドf1と偶数フィールドf2とで構成される。PDP1による表示では、各フィールドを所定数のサブフィールドに分割することになる。

【0052】ところで、奇数フィールドf1の画像信号と偶数フィールドf2の画像信号とは互いに極めて類似しており、どちらか一方の画像信号から求めた輝度分布は両フィールドで構成される1フレーム分の画像信号から求めた輝度分布とほぼ同一となる。したがって、プラズマ表示装置100に対する入力信号がインタレース信

号である場合において、輝度分布は1フレームを構成するいずれか1つのフィールドの画像信号を基に算出すれば十分である。注目フレームの輝度分布を1つのフィールドの画像信号のみに注目して算出する方法は、算出回路の規模を小さくできる、演算時間が短縮できるという点で有利である。

【0053】

【発明の効果】請求項1乃至請求項15の発明によれば、フレームの明暗に係わらずコントラストの良好な表示を実現することができる。

【0054】請求項8の発明によれば、連続したシーンにおける背景部分の輝度変化に起因する表示の乱れを避けることができる。請求項7又は請求項15の発明によれば、入力信号がインタレース信号である場合に、回路コストを低減することができる。

【図面の簡単な説明】

【図1】本発明に係るプラズマ表示装置の構成図である。

【図2】本発明に係るPDPの内部構造を示す分解斜視図である。

【図3】第1のフレーム構成を示す図である。

【図4】第2のフレーム構成を示す図である。

【図5】第3のフレーム構成を示す図である。

【図6】駆動シーケンスの一例を示す電圧波形図である。

【図7】輝度分布の判別方法を説明するための図である。

【図8】3色の輝度分布の一例を示す図である。

【図9】輝度分布の判別方法の他の例を説明するための図である。

【図10】輝度分布の判別方法の他の例を説明するための図である。

【図11】対象フレーム数の異なる輝度分布の一例を示す図である。

【図12】対象フレーム数の異なる輝度分布の一例を示す図である。

【図13】インタレース信号の場合の輝度分布の算出形態を示す図である。

【符号の説明】

100 プラズマ表示装置(表示装置)
F フレーム

SF1~16 サブフィールド

C セル

TA アドレッシング期間

TS サステイン期間(点灯維持期間)

TR アドレッシング準備期間

91 輝度分布算出回路(分布演算回路)

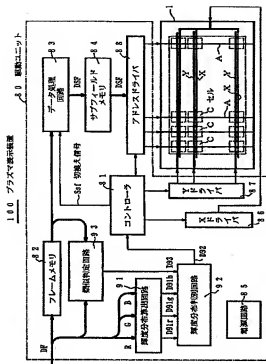
92 輝度分布判別回路(分布判別手段)

81 コントローラ(制御手段)

93 類似判定回路(類似判定手段)

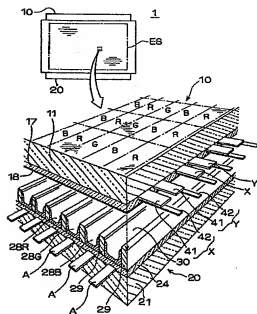
【図 1】

本発明に係るプラズマ表示装置の構成図



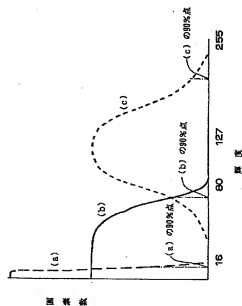
【図 2】

本発明に係るPDPの内部構造を示す分解斜視図



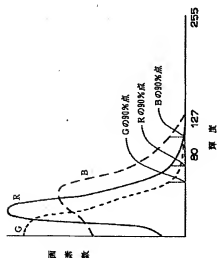
【図 7】

輝度分布の判別方法を説明するための図



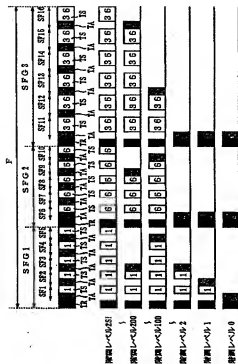
【図 8】

1色の輝度分布の一例を示す図



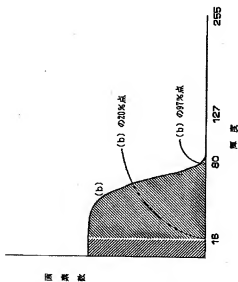
【図 3】

第 1 のフレーム構成を示す図



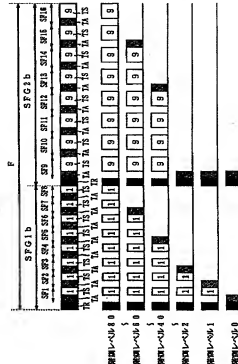
【図 9】

高度分布の判別方法の他の例を説明するための図



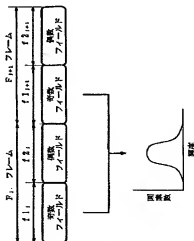
【図 4】

第 2 のフレーム構成を示す図



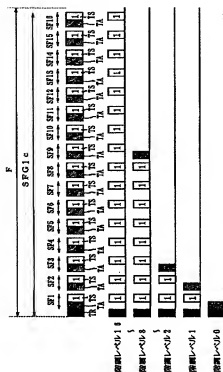
【図 13】

インタレース番号の場合の
高度分布の算出形を説明する図



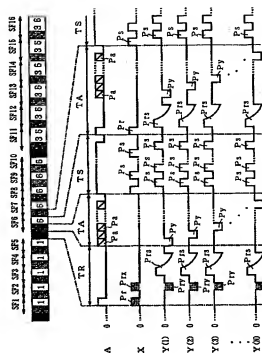
【図5】

第3のフレーム構成を示す図



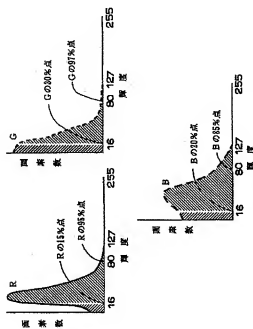
【図6】

駆動シーケンスの一例を示す電圧波形図



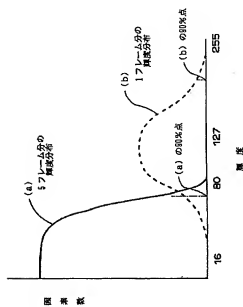
【図10】

高度分布の判別方法の他の例を説明するための図



【図11】

対象フレーム数の異なる高度分布の一例を示す図



【図12】

対象フレーム数の異なる輝度分布の一例を示す図

